



PCIボード 開発用ボード

G-PCI3



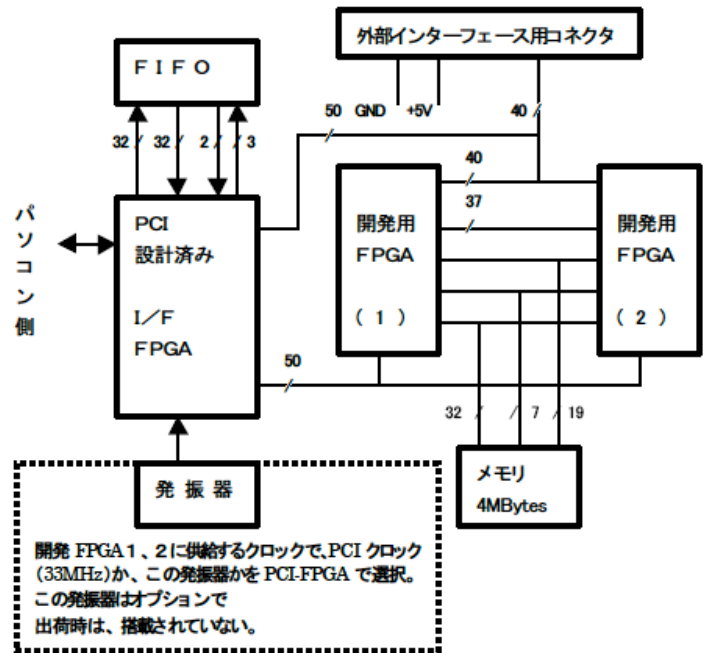
PCI I/F基板の開発をよりスピーディーに行うためのボードです。
搭載してあるPCI I/FのFPGAには
マスタ動作可能なPCロアがすでに書き込まれていますので
PC以外の開発部分の設計にのみ時間をかけられます。

ボードサイズ

パソコン用 PC規格のハーフサイズ
107 x 175 mm

構成

- PC用FPGA, Altera社製 1ヶ搭載
- 開発用FPGA, Altera社製 2ヶ搭載
- SRAM 512Kバイト 8ヶ搭載
- * Cypress CY7C1049B - 20V または相当品
- ハーフピッチ 68ピンコネクタ 1ヶ搭載
- * 接続ケーブルは付属しておりません。別売り
- ハード仕様書、ソフト仕様書、取扱説明書、
- Windows95、NT、2000のサンプルドライバソフトとそれを使用したテストプログラム
- を添付しています。



コンフィギュレーション

- 以下の 2種に対応
- 1) SROM (EPC1)による MultDevice Program
 - 2) ByteBusterによる MultDevice Program

注意) コンフィギュレーションのラインは、開発用の2つのFPGAへシリーズに接続されています。
注意) PC 部はあらかじめSROMに書き込まれています。

型番	開発用 FPGA
G-PCI3-301M	EPF10K30AQC240-1
G-PCI3-501M	EPF10K50VRC240-1
G-PCI3-1001M	EPF10K100ARC240-1

- SRAMの非搭載につきましては、変更可能ですのでお問い合わせ下さい。

www2.ocn.ne.jp/~fird/ ホームページから仕様書のダウンロードができます。
株式会社 **ファード** 本社 : 〒183-0006 東京都府中市緑町 3-8-2 新東邦ビル 4F
tel : 042-362-5072 fax : 042-369-026
fird@coral.ocn.ne.jp