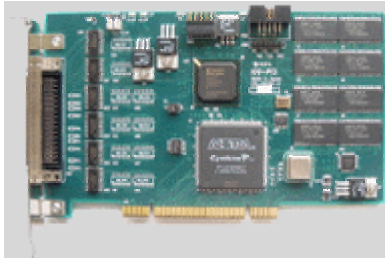




## 開発型 FPGA 入出力制御ボード

### IOG-PCI シリーズ



#### 特徴

機能部品の組み合わせで FPGA 開発を効率で短期に  
 ダウンロード機構を持ち FPGA プログラムをユビキタス  
 SRAM を独立 2 ブロック。複雑処理を容易に実現  
 同期制御信号でポート間を完全同期  
 TimeStamp で時刻付きデータに

#### 仕様

PCII/F : ALTERA 社 Cyclone EP1C6Q240

開発用 FPGA : XILINX 社 spartan-3 XC3S400,1000,1500 から選択 \*1500 は ダウンロードのみ

外部入出力 : 32 / 16ビット \*BUFFER TTL / 差動

外部コントロール : 入力 8 / 4ビット、出力 8 / 4ビット \*BUFFER TTL / 差動

外部接続用コネクタ : ハーフピッチ 68ピン \*接続ケーブルは付属しておりません。別売り

デバイスドライバ、サンプルプログラムは標準添付しています。

メモリ16Mバイト : 2Mバイト x 8回

発振器 : システムクロック (50MHz) 、 転送クロック(20MHz)

ボードサイズ : パソコン用 PC規格のハーフサイズ 107 x 175 mm

製品番号 XC3S400 (XC3S1000,1500 の場合は 400->1000,1500 に変更してください。)

FPGA	BUFFER	メモリ	製品番号
XC3S400	なし	なし	IOGPCI-400-0-0
		4M+4M パターン	IOGPCI-400-0-8M
		8M+8M パターン	IOGPCI-400-0-16M
	TTL入出力	なし	IOGPCI-400-100-0
		4M+4M パターン	IOGPCI-400-100-8M
		8M+8M パターン	IOGPCI-400-100-16M
	差動入力	なし	IOGPCI-400-312-0
		4M+4M パターン	IOGPCI-400-312-8M
		8M+8M パターン	IOGPCI-400-312-16M
	差動出力	なし	IOGPCI-400-302-0
		4M+4M パターン	IOGPCI-400-302-8M
		8M+8M パターン	IOGPCI-400-302-16M
	LVDS入力	なし	IOGPCI-400-412-0
		4M+4M パターン	IOGPCI-400-412-8M
		8M+8M パターン	IOGPCI-400-412-16M
	LVDS出力	なし	IOGPCI-400-402-0
		4M+4M パターン	IOGPCI-400-402-8M
		8M+8M パターン	IOGPCI-400-402-16M

[www2.ocn.ne.jp/~fird/](http://www2.ocn.ne.jp/~fird/)

株式会社ファード 本社 : 〒183-0006 東京都府中市緑町 3-8-2 新東邦ビル 4F

tel : 042-362-5072 fax : 042-369-026

fird@coral.ocn.ne.jp